

2 - PIN CONFIGURATION

H/HVSyn	<input type="checkbox"/>	1	32	<input type="checkbox"/>	VDyCor
VSyn	<input type="checkbox"/>	2	31	<input type="checkbox"/>	SDA
HLckVBk	<input type="checkbox"/>	3	30	<input type="checkbox"/>	SCL
HOscF	<input type="checkbox"/>	4	29	<input type="checkbox"/>	Vcc
HPLL2C	<input type="checkbox"/>	5	28	<input type="checkbox"/>	BOut
CO	<input type="checkbox"/>	6	27	<input type="checkbox"/>	GND
HGND	<input type="checkbox"/>	7	26	<input type="checkbox"/>	HOut
RO	<input type="checkbox"/>	8	25	<input type="checkbox"/>	XRay
HPLL1F	<input type="checkbox"/>	9	24	<input type="checkbox"/>	EWOut
HPosF	<input type="checkbox"/>	10	23	<input type="checkbox"/>	VOut
HMoiré	<input type="checkbox"/>	11	22	<input type="checkbox"/>	VCap
HFly	<input type="checkbox"/>	12	21	<input type="checkbox"/>	VGND
RefOut	<input type="checkbox"/>	13	20	<input type="checkbox"/>	VAGCCap
BComp	<input type="checkbox"/>	14	19	<input type="checkbox"/>	VOscF
BRegIn	<input type="checkbox"/>	15	18	<input type="checkbox"/>	VEHTIn
BI Sense	<input type="checkbox"/>	16	17	<input type="checkbox"/>	HEHTIn

3 - BLOCK DIAGRAM

